

KAIST IDEC

시스템반도체 설계 실무인력 양성 프로그램 교육생 모집

반도체설계교육센터(IDEC)는 KAIST 내 반도체설계 전문 교육센터입니다.
본 교육은 시스템반도체 분야의 아날로그와 디지털 칩설계의 실무인력 양성을 위한 교육 프로그램입니다. 많은 관심과 참여 바랍니다.



2022. 8. 4 ~ 11. 25 (4개월 과정)
KAIST 동탄 교육장(롯데백화점 동탄점 내)

✓ 교육 과정

아날로그 칩 설계 특화 트랙,
디지털 칩 설계 특화 트랙 과정 중 택 1

✓ 수강 혜택

한국팹리스연합과 연계하여 교육 과정 중
관련 기업 소개, 취업 기회 제공

교육비
전액 지원

✓ 교육 대상

반도체분야 취업을 희망하는 전공, 비전공
학부 졸업(예정)자

✓ 교육 신청 방법

온라인 신청 (홈페이지: academy.idec.or.kr)
※ 자세한 내용은 홈페이지를 통해 확인해주시기 바랍니다.

✓ 신청 기간

2022. 6. 27 **월** ~ 7. 8 **금** 까지

✓ 문의

✉ kyungoklee@idec.or.kr
☎ 042-350-8533, 8536

주관 · 전담



주최



협력기관 · 기업

